

互換スタックの実装

従来コンパイラをあまり改変せずに移植したい用途など、普通の CPU にあるスタックと同等のスタックを WZeta のハードマクロで実装した例。WZeta では、この互換スタックよりも、アプリに適した最小のスタックを採用することが高速化、省メモリ化の役に立ちます。取り急ぎ作成しているためバグがあるかもしれないこと。この互換スタックよりも、良い実装があるかもしれないことを、ご了承ください。

前提

スタックポインタはゼロページメモリの %spH と %spL の 16bit

スタックポインタは空のメモリを指している。DECX 命令を使った PUSH 命令が高速であることを優先した実装。

PUSH/POP

^PUSHI n	^PUSH [n]
DECX %spL	DECX %spL
DECXC %spH	DECXC %spH
+ST [A:B], C	+STAB [0]

^PUSHI n : 即値 1 バイトの PUSH

^PUSH [n] : メモリ [n] の値を PUSH。[n] は [m]、[m:B]、[A:B] のいずれでも良い。

^POP	^POPAC
INC %spL	INC %spL
INCC %spH	INCC %spH
LD A, %spH	INCX %spL
LD B, %spL	INCXC %spH
LD C, [A:B]	LD C, [A:B]
LD B, C	LD A, %spH
+LD A, B	LD B, %spL
	+LD A, [A:B]

^POP : スタックから読み出した 1 バイトを A,B,C に読み出す。

^POPAC : スタックから読み出した 2 バイトを A:C に読み出す。

サブルーチン

WZeta に一般の CPU にある CALL 命令はありません。BAL/BR 命令で代替しますがスタックの機能がないのでサブルーチンの先頭に ^SUBROUTINE を置いてスタック機能を追加します。プログラムカウンタ、上位 8bit、下位 8bit の順番で PUSH されているのと同じ。(アドレスの低位側にプログラムカウンタの下位 8bit がある)

^SUBROUTINE	^RETURN
ST %r0, A <u>8 命令</u>	INC %spL <u>10 命令</u>
ST %r1, B	INCC %spH
DECX %spL	INCX %spL
DECXC %spH	INCXC %spH
STAB %r0	LD C, [A:B]
DECX %spL	LD B, %spL
DECXC %spH	LD A, %spH
+STAB %r1	LD A, [A:B]
	LD B, C
	+JMP A:B

ダブルワード(4バイト)の転送

ゼロページメモリとメモリ間の4バイト転送。4バイト境界上にあるデータであれば、もっと高速なものができますが互換スタック上のメモリでは4バイト境界が保証されないので、こちらのハードマクロが便利です。

<code>^LDDW n (A:B)</code>	<code>^STDW n (%r1:%r0)</code>	<code>^CARRYTBL n</code>
<code>STZCP [A:B]</code>	<code>ST %r2, C</code>	<code>LD A, &carry_tbl.H</code>
<code>ADD A, [&carry_tbl:B]</code>	<code>LD C, 4</code>	<code>LD B, 0</code>
<code>STZCP [A:B]</code>	<code>ST [0], C</code>	<code>LOOPZERO</code>
<code>ADD A, [&carry_tbl:B]</code>	<code>stdw0:</code>	<code>LD B, 0</code>
<code>STZCP [A:B]</code>	<code>INCX %r2</code>	<code>+INC [&carry_tbl:B]</code>
<code>ADD A, [&carry_tbl:B]</code>	<code>INCX %r0</code>	
<code>STZCP [A:B]</code>	<code>LD C, [0:B]</code>	
<code>+ADD A, [&carry_tbl:B]</code>	<code>INCXC %r1</code>	
	<code>ST [A:B], C</code>	
	<code>DEC [0]</code>	
	<code>JRZO ^stdw0</code>	
	<code>+NOP</code>	

`^LDDW n`

`n` : 転送先のゼロページメモリのアドレス(即値)

`AB` : スタック上のメモリを示す16bitポインタ

転送性能 9[サイクル/バイト] --- SDog コア

連続して`^LDDW`をすれば4バイト単位でスタックをレジスタにコピーできる。

`^STDW n`

`n` : 転送元のゼロページメモリのアドレス(即値)

`r1r0` : スタック上のメモリを示す16bitポインタ

転送性能 33[サイクル/バイト] --- SDog コア

連続して`^STDW`をすれば4バイト単位でレジスタからスタック上のメモリにコピーできる。

`carry_tbl`の256バイトのうち0バイト目以外は0、0バイト目は1。プログラム開始時の初期化で`^CARRYTBL 255`。サブルーチンのワークメモリとして使用后、`^CARRYTBL`(使った量)とすれば、`carry_tbl`のメモリを有効利用できる。